


## CONSEJO DIRECTIVO 2012 – 2016

### CURRÍCULUM VITAE NORMALIZADO

DATOS PERSONALES	FOTO
<p><b>Primer apellido:</b> Vargas <b>Segundo apellido:</b> Cabral <b>Nombres:</b> Enrique Antenor <b>N° de documento:</b> 960.727                      <b>Sexo:</b> Masculino <b>Fecha de nacimiento:</b> 1966/04/04 <b>Nacionalidad:</b> Paraguaya <b>E-mail 1:</b> <a href="mailto:evargas@uca.edu.py">evargas@uca.edu.py</a> <b>E-mail 2:</b> <a href="mailto:enriquevargas@aneaes.gov.py">enriquevargas@aneaes.gov.py</a></p>	

FORMACIÓN ACADÉMICA
<b>ESTUDIOS DE GRADO</b> <b>1. Título:</b> Engenharia Elétrica <b>Institución:</b> Faculdade de Engenharia Industria <b>País:</b> Brasil
<b>ESTUDIOS DE DOCTORADO</b> <b>1. Título:</b> Doctor en Ciencias Físicas <b>Institución:</b> Universidad Complutense de Madrid <b>País:</b> España, Madrid

OTRAS EXPERIENCIAS FORMATIVAS
<b>2012-2012</b> Curso de corta duración: Massachusetts Institute of Technology, Estados Unidos. Título: Circuits and Electronics.
<b>2007-2007</b> Curso de corta duración: Universidad Autónoma de Asunción, Paraguay. Título: Diplomado en Gestión de la Innovación.
<b>2004-2004</b> Curso de corta duración: Universidad Católica "Nuestra Señora de la Asunción", Paraguay. Título: Curso Taller de Diseño de Instrumentos para la Evaluación del Aprendizaje en la Educación.
<b>2003-2003</b> Curso de corta duración: Universidad Católica "Nuestra Señora de la Asunción", Paraguay. Título: Introducción al Proceso Analítico Jerárquico.
<b>1997-1997</b> Curso de corta duración: Universidad Autónoma de Barcelona, España. Título: Aplicaciones de la Visión por Computador a la Industria.
<b>1995-1995</b> Curso de corta duración: Universidad Carlos III de Madrid, España. Título: Adquisición, Tratamiento y Análisis de Datos Experimentales.
<b>1995-1995</b> Curso de corta duración: Consejo Superior de Investigaciones Científicas, España. Título: XV Curso de Automática en la Industria - Asoc. Española de Informática y Automática.
<b>1993-1993</b> Curso de corta duración: Universidad Nacional de Córdoba, Argentina. Título: VI Escuela Brasileira Argentina de Informática.
<b>1993-1993</b> Curso de corta duración: Escuela Politécnica Nacional, Ecuador. Título: Curso Regional sobre Diseño de Circuitos Integrados.
<b>1993-1993</b> Curso de corta duración: Universidad de Cuenca, Ecuador. Título: Introducción a la Electrónica de Semiconductores.
<b>2004</b> Taller Nacional de Formación de Pares Evaluadores para las Carreras de Ingeniería - MEXA, Agencia Nacional de Evaluación y Acreditación de la Educación Superior. Paraguay.

- 2004** Taller de Profundización de Pares Evaluadores para Carreras de Ingeniería - MEXA, Agencia Nacional de Evaluación y Acreditación de la Educación Superior. Paraguay.
- 2004** Taller Regional de Formación de Pares Evaluadores para las Carreras de Ingeniería - MEXA, Agencia Nacional de Evaluación y Acreditación de la Educación Superior. Paraguay.
- 2000** Congreso: Transformando el ISTE: Desafíos para la próxima década, Ibero American Science & Technological Education Consortium - ISTE. Estados Unidos.
- 1999** Congreso: CLEI, Conferencia Latinoamericana de Electrónica Informática, CLEI. Paraguay.
- 1999** Congreso: IFAC XX Jornadas de Automática, IFAC. España.
- 1999** Congreso: Tecniacústica 99 - Congreso Iberoamericano de Acústica, Tecniacústica. España.
- 1998** Congreso: COST915, Physiological and Technological Aspects of Gaseous and Thermal Treatments of Fresh Fruit & Vegetables, Consejo Superior de Investigaciones Científicas. España.
- 1997** Congreso: VII Simposium Nacional de Reconocimiento de Formas y Análisis de Imágenes, Univ. De Barcelona. España.
- 1996** Congreso: IFAC XVII Jornadas de Automática, IFAC. España.
- 1996** Congreso: The 10th European Conference.
- 1984-1986** Técnico Superior en Electrónica. Facultad Politécnica. Universidad Nacional de Asunción. Asunción, Paraguay.

#### ACTIVIDAD LABORAL

- 1. Agencia Nacional de Evaluación y Acreditación de la Educación Superior.** Miembro del Consejo Directivo. 2012 – 2016.
- 2. Universidad Nacional de Asunción – Facultad de Ingeniería (FIUNA).** Miembro del Comité de Tesis. 2012 - 2014.
- 3. Parque Tecnológico Itaipú – PTI.** Colaborador. Encuadramiento funcional: Gerente de Proyecto de I+D+i. 2010 – 2011.
- 4. MEC, Agencia Nacional de Evaluación y Acreditación de la Educación Superior.** Servicios realizados: Par evaluador. 2010.
- 5. MEC, Agencia Nacional de Evaluación y Acreditación de la Educación Superior.** Servicios realizados: Consultor en la redacción del Modelo Nacional de Ingeniería. 2006 – 2007.
- 6. MEC, Agencia Nacional de Evaluación y Acreditación de la Educación Superior.** Servicios realizados: Par evaluador. 2005.
- 7. Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA.** Funcionario/Empleado. Encuadramiento funcional: Investigador. 1992 – 1994.
- 8. Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA.** Funcionario/Empleado. Encuadramiento funcional: Prof. Investigador. 1999 – Actual.
- 9. Consejo Superior de Investigaciones Científicas – CSIC.** Encuadramiento funcional: Investigador. 1994 – 1999.
- 10. Ministerio de Educación y Cultura – MEC.** Encuadramiento funcional: Consultor. 2006 – 2010.

#### TRAYECTORIA ACADÉMICA PROFESIONAL

- 1. Proyectos de Investigación y Desarrollo,** Fundación Parque Tecnológico de Itaipú, CIAC. Participación en proyecto: Monitoreo Estructural de Presa. 2010 – 2011.
- 2. Catedrático** en la Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Ingeniería Electrónica. Nivel: Grado. Disciplina dictada: Tutoría Proyecto Final. 2000 – Actual.
- 3. Catedrático** en la Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Ingeniería Electrónica. Nivel: Grado. Disciplinas dictadas: Automatización. 2000 – Actual.
- 4. Catedrático** en la Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Ingeniería Electrónica. Nivel: Grado. Disciplinas dictadas: Electrónica 2. 2000 – Actual.

- 5. Orientación** a doctorandos en la Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. 2009 – Actual.
- 6. Director** del Departamento de Electrónica e Informática en la Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. 2009 – Actual.
- 7. Participación en proyecto.** Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. 2008 – 2011.
- 8. Investigador** en Sistemas y Señales. Universidad Católica "Nuestra Señora de la Asunción" de Asunción – UCA. Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. 1999 – Actual.
- 9. Proyectos de Investigación y Desarrollo,** Universidad Católica, Departamento de Electrónica e Informática. Participación en proyecto: Sistema de supervisión del cobro de pasaje y localización de flota del Transporte Público. 2008 -2009.
- 10. Vice Decano** en la Universidad Católica, Facultad de Ciencias y Tecnología. 2003 – 2009.
- 11. Proyectos de Investigación y Desarrollo.** Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. Participación en proyecto: Programación y planificación de un Programa Master de procesamiento digital de señales basado en DSPs de última generación. 2005 – 2006.
- 12. Proyectos de Investigación y Desarrollo,** Universidad Católica, Proyectos competitivos de investigación. Participación en proyecto: Resure, Red de Supervisión Remota. 2005 - 2006.
- 13. Proyectos de Investigación y Desarrollo,** Universidad Católica, Proyectos competitivos de investigación. Participación en proyecto: Iconus, Inspección de Concreto utilizando técnicas de Ultrasonidos. 2004 – 2005.
- 14. Proyectos de Investigación y Desarrollo,** Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. Participación en proyecto: Sistema marcador de tarjetas. 1994.
- 15. Proyectos de Investigación y Desarrollo,** Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. Participación en proyecto: Controlador programable de semáforos. 1994.
- 16. Docencia/Enseñanza,** Ingeniería Electrónica, Nivel: Grado. Disciplinas dictadas: Microprocesadores 1. 1992 – 1994.
- 17. Docencia/Enseñanza,** Ingeniería Electrónica, Nivel: Grado. Disciplinas dictadas: Electrónica 3. 1992 – 1994.
- 18. Docencia/Enseñanza,** Ingeniería Electrónica, Nivel: Grado. Disciplinas dictadas: Microprocesadores 2. 1992 – 1994.
- 19. Proyectos de Investigación y Desarrollo,** Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. Participación en proyecto: MicroVacapiré. 1993.
- 20. Proyectos de Investigación y Desarrollo,** Facultad de Ciencias y Tecnología, Departamento de Electrónica e Informática. Participación en proyecto: Desarrollo de mejoramiento tecnológico de sistemas UPS para la empresa Consultronic. 1992.
- 21. Proyectos de Investigación y Desarrollo,** Instituto de Automática Industrial. Consejo Superior de Investigaciones Científicas – CSIC. Participación en proyecto: Rugolasus. 1998 – 1999.
- 22. Proyectos de Investigación y Desarrollo,** Instituto de Automática Industrial. Consejo Superior de Investigaciones Científicas – CSIC. Participación en proyecto: Cooperative Network for CIME Technologies in Europe-NETCIM. 1995 – 1997.

## PUBLICACIONES

### Artículos completos publicados en revistas arbitradas:

- F. BARRERO; J. GUEVARA; E. Vargas; S. TORAL; M. VARGAS Networked transducers in intelligent transportation systems based on the IEEE1451 standard. Computer Standards & Interfaces, v. 36 2, p. 300-311, 2014.

- J. GUEVARA; F. BARRERO; E. Vargas; S. TORAL Environmental wireless sensor network for road traffic applications. IET Intelligent Transport Systems, v. 6 2, p. 177-186, 2012.
- E. Vargas; S. TORAL; V. GONZÁLEZ Poisson's Ratio Measurement Using a Pair of PVDF Ultrasonic Transducer. Journal of the Korean Society for Nondestructive testing, v. 29 6, p. 519-524, 2009.
- E. Vargas; S. TORAL; V. GONZÁLEZ High-voltage, high-frequency amplifier drives piezoelectric PVDF transducer. EDN, v. 1 Oct, p. 57-57, 2008.
- E. Vargas; S. TORAL; F. BARRERO Planning a Master Curriculum According to Career Space Recommendations using Concept Mapping Techniques. International Journal of Technology and Design Education, v. 16 3, p. 237-252, 2006.
- E. Vargas; R. CERES Axial resolution criteria for pulse\_echo measurement technique. IEEE Revista Latinoamericana, v. 2 2, p. 81-86, 2004.
- E. Vargas; R. CERES Ultrasonic sensor for liquid-level inspections in bottles. Sensors and Actuators A-Physical, v. 61, p. 256-259, 1997.

**Artículos aceptados para publicación en revistas científicas:**

- E. Vargas Environmental Wireless Sensor Network for Road Traffic Applications. IET Intelligent Transport Systems .2011.

**Libros publicados:**

- E. Vargas, Caracterización de Reflectores e Irregularidades Superficiales por Ultrasonidos en Aire. Madrid, Vice Rectorado Académico, 2003, p. 275, ISBN: 8466915958.

**Capítulos de libros publicados:**

- L. CERNUZZI; E. Vargas; V. GONZÁLEZ, Educación: Innovación, desarrollo e inclusión social (en prensa). In: Diego Abente Brun, Dionisio Borda (Org.). El reto del futuro: Asumiendo el legado del Bicentenario. Ed. Pri, Asunción, Ministerio de Hacienda, 2012, v. 1, p. 229-264, ISBN: 9789996768606.
- E. Vargas; L. CERNUZZI; V. GONZÁLEZ, Educación superior y desarrollo del capital humano. In: Dionisio Borda (Org.). Memorandum para el gobierno 2008 – 2013. Ed. CAD, Asunción, Centro de Análisis y Difusión de la Economía Paraguaya, CADEP, 2008, v. 1, p. 130-161, ISBN: 9789995381172
- E. Vargas; V. GONZÁLEZ, Componentes del sistema fotovoltaico. In: Catedra Unesco de Sostenibilidad - Universidad Politécnica de Catalunya (Org.). Energía Solar Fotovoltaica. Barcelona, Catedra Unesco de Sostenibilidad - Universidad Politécnica de Catalunya , 2007, p. c1-c29, ISBN: B98342007
- E. Vargas; V. GONZÁLEZ, Eficiencia en iluminación. In: Catedra Unesco de Sostenibilidad - Universidad Politécnica de Catalunya (Org.). Ahorro, Eficiencia y Gestión de la Energía. Barcelona, Cátedra UNESCO de Sostenibilidad de la UPC, 2007, v. 8, p. D1-D33, ISBN: B159592007.
- E. Vargas; J. BARRAU; D. CHEMISANA; V. GONZÁLEZ; R. BUITRAGO; R. MIRANDA, Tarifación y compensación de reactiva. In: Catedra Unesco de Sostenibilidad - Universidad Politécnica de Catalunya (Org.). Ahorro, Eficiencia y Gestión de la Energía. Barcelona, Catedra Unesco de Sostenibilidad - Universidad Politécnica de Catalunya, 2007, p. E1-E21, ISBN: B159592007.

**Trabajos completos en anales de eventos:**

- J. GUEVARA; E. Vargas; A. FATECHA A reconfigurable WSN node based on ISO/IEC/IEEE

- 21451 Standard. In: 2014 IEEE International Instrumentation and Measurement Technology, 2014 Montevideo 2014 IEEE International Instrumentation and Measurement Technology. 2014.
- A. FATECHA; J. GUEVARA; *E. Vargas* RECONFIGURABLE ARCHITECTURE FOR SMART SENSOR NODE BASED ON IEEE 1451 STANDARD. In: Sensors 2013, 2013 Baltimore - Maryland Proceedings Sensors 2013. 2013.
  - *E. Vargas*; I. VALDEZ Airborne Ultrasonic Sensor Node for Distance Measurement. In: IEEE Sensors 2013, 2013 Baltimore - Maryland Proceedings Sensors 2013. 2013.
  - J. GUEVARA; *E. Vargas*; F. BRUNETTI; F. BARRERO Open Architecture for WSN based on Runtime Reconfigurable Systems and the IEEE 1451. In: IEEE Sensors 2013, 2013 Baltimore – Maryland Proceedings Sensors 2013. 2013.
  - A. CLEMOTTE; *E. Vargas*; S. TORAL A Zigbee target system running TinyOS. In: 15th International Power Electronics and Motion Control Conference, 2012 Novi Sad, Serbia. 2012.
  - *E. Vargas*; J. GUEVARA; F. BARRERO A Framework for WSN using TinyOS and the IEEE1451 standard. In: Latin Com 2011, 2011 Belem. 2011.
  - *E. Vargas*; S. TORAL An FPGA based Embedded Vision System for Real-Time Motion Segmentation. In: IWSSIP - 17th International Conference on Systems, 2010 Rio de Janeiro 17th International Conference on Systems, Signals and Image Processing. 2010.
  - *E. Vargas*; J. GUEVARA; F. BARRERO Ubiquitous Architecture for Environmental Sensor Networks in Road Traffic Applications. In: 13th International IEEE Conference on Intelligent Transportation Systems, 2010 Funchal Intelligent Transportation Systems (ITSC), 2010 13th International IEEE Conference on. 2010.
  - *E. Vargas*; J. GUEVARA Wireless Sensor Network for Health–Care Monitoring. In: Proc. Internacional Joint Conference on Biomedical Engineering System and Technologies, 2008 Funchal - Madeira. 2008.
  - *E. Vargas* Design and implementation of an Experimental Test Bench for Ultrasonic Non-Destructive Evaluation. In: Conference on Design of Circuits and Integrated Systems, Sevilla Proc. XXII Conference on Design of Circuits and Integrated Systems. 2007.
  - *E. Vargas*; V. GONZÁLEZ; S. TORAL; R. GREGOR Plataforma Experimental para Inspección de Mortero con Ultrasonidos (ICONUS). In: I Congreso Paraguayo de Ingeniería Civil, 2007. Asunción - Paraguay Anales del I Congreso Paraguayo de Ingeniería Civil. 2007.
  - *E. Vargas* Inspección dinámica de blisters en una línea industrial. In: CLEI 2003, 2003 La Paz Proceedings del CLEI 2003. 2003.
  - *E. Vargas* Análisis de señales ultrasónicas para la localización precisa en entornos ruidosos. In: IFAC Proceedings XX Jornadas de Automática, 1999 Salamanca IFAC Proceedings XX Jornadas de Automática. 1999.
  - *E. Vargas* Modelado y validación experimental del proceso de emisión/recepción de ultrasonidos en aire utilizando la R.I. In: Tecniacústica 99, 1999 Avila Proceedings de Tecniacústica 99. 1999.
  - *E. Vargas*; R. CERES Fruits classification by geometric parameters using ultrasounds. In: Proceedings of Physiological and Technological Aspects of Gaseous and Thermal Treatments of Fresh Fruit & Vegetables, 1998 Madrid. 1998.
  - *E. Vargas* Ultrasonic sensor to inspect the liquid level in bottles for an industrial line. In: Proceedings of Eurosensors X, 1997 Lovaina Proceedings of Eurosensors X. 1997.
  - *E. Vargas* Inspección dinámica en una línea industrial por ultrasonidos. In: XVII Jornadas de Automática, 1996 Santander XVII Jornadas de Automática Santander , 18-20 de septiembre de 1996. 1996.

**Texto en periódicos:**

- *E. Vargas* Pasaje a la optimización. FOCO Economía & Negocios, v., p. 48-50, 2011. Medio de



divulgación: Papel;

- *E. Vargas*; R. OTAZO Laser Barrier System Uses Tone Detection. Electronic Design, v., p., 2002. Medio de divulgación: Papel;
- *E. Vargas*; R. CERES Inauguración de la planta de embotellado Robopack desarrollada en el marco del programa. Logística, v., p. 42-45, 1997.
- *E. Vargas*; R. CERES; B. PASCUAL Planta de embotellado "ROBOPACK". Automática e Instrumentación, v., p. 84-86, 1997.

#### INFORMACIÓN ADICIONAL RELEVANTE

**Miembro IEEE** desde el 2000 de las siguientes sociedades: IEEE Instrumentation and Measurement Society, IEEE Ultrasonics, Ferroelectrics, and Frequency Control Society. Revisor de las siguientes publicaciones de la IEEE: Instrumentation and Measurement Transactions, Ultrasonics, Ferroelectrics, and Frequency Control y la revista electrónica IEEE América Latina. Par evaluador Mercosur para carreras de Ingeniería por la ANEAES con experiencia nacional e internacional. Miembro del Comité de Programa de BIODEVICES - The International Joint Conference on Biomedical Engineering Systems and Technologies (2008 - 2011) Miembro del Comité de Programa de la Conferencia Latinoamericana de Electrónica e Informática (CLEI) desde 1999. Participación en congresos internacionales en Europa y EEUU. Participación en proyectos de cooperación internacional y consultorías. Realización de proyectos de I + D + i para empresas nacionales. (06/09/2011).

**Reconocimiento** de la Facultad de Ciencias y Tecnología, Facultad de Ciencias y Tecnología – UCA. 2010.

**Padrino de Honor** de la promoción Felipe Santiago Benitez, Facultad de Ciencias y Tecnología – UCA. 2009.

**Reconocimiento** y Gratitud, Facultad de Ciencias y Tecnología de la Universidad Católica. 2006.

**Padrino de Honor** de la promoción Juan Pablo II- Mensajero de la Paz, Facultad de Ciencias y Tecnología – UCA. 2005.

**Reconocimiento** de la Facultad de Ingeniería, Facultad de Ingeniería de la Universidad Nacional de Asunción. 2002.

**Beca al alumno con mejor promedio** del semestre en carreras de ingeniería, Faculdade de Engenharia Industrial – FCA. 1989.

**Beca al alumno con mejor promedio** del semestre en carreras de ingeniería, Faculdade de Engenharia Industrial – FCA. 1988.